

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problems Mailbox.**

# BREVET D'INVENTION

## CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

### COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le **20 SEP. 2000**

Pour le Directeur général de l'Institut  
national de la propriété industrielle  
Le Chef du Département des brevets

*M. Planche*

Martine PLANCHE

INSTITUT  
NATIONAL DE  
LA PROPRIÉTÉ  
INDUSTRIELLE

#### SIEGE

26 bis, rue de Saint Petersburg  
75800 PARIS Cédex 08  
Téléphone : 01 53 04 53 04  
Télécopie : 01 42 93 59 30

REMISE DES PIÈCES DATE <b>5 AVRIL 2000</b> LIEU <b>75 INPI PARIS B</b> N° D'ENREGISTREMENT <b>0004364</b> NATIONAL ATTRIBUÉ PAR L'INPI		Réservé à l'INPI		DB 540 W / 260899
Vos références pour ce dossier : <i>(facultatif)</i>		BR 878		
<b>6 MANDATAIRE</b>				
Nom		REMY		
Prénom		Vincent		
Cabinet ou Société		Cabinet LHERMET LA BIGNE & REMY		
N ° de pouvoir permanent et/ou de lien contractuel				
Adresse	Rue	57, rue d'Amsterdam		
	Code postal et ville	75008	PARIS	
N° de téléphone <i>(facultatif)</i>		01 53 32 17 22		
N° de télécopie <i>(facultatif)</i>		01 53 32 17 88		
Adresse électronique <i>(facultatif)</i>		mail.llb@free.fr		
<b>7 INVENTEUR (S)</b>				
Les inventeurs sont les demandeurs		<input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non Dans ce cas fournir une désignation d'inventeur(s) séparée		
<b>8 RAPPORT DE RECHERCHE</b>		Uniquement pour une demande de brevet (y compris division et transformation)		
Établissement immédiat ou établissement différé		<input checked="" type="checkbox"/> <input type="checkbox"/>		
Paiement échelonné de la redevance		Paiement en deux versements, uniquement pour les personnes physiques <input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non		
<b>9 RÉDUCTION DU TAUX DES REDEVANCES</b>		Uniquement pour les personnes physiques <input type="checkbox"/> Requête pour la première fois pour cette invention <i>(joindre un avis de non-imposition)</i> <input type="checkbox"/> Requête antérieurement à ce dépôt <i>(joindre une copie de la décision d'admission pour cette invention ou indiquer sa référence):</i>		
Si vous avez utilisé l'imprimé «Suite», indiquez le nombre de pages jointes				
<b>10 SIGNATURE DU DEMANDEUR OU DU MANDATAIRE</b> (Nom et qualité du signataire) Vincent REMY CPI n°96701			<b>VISA DE LA PRÉFECTURE OU DE L'INPI</b>	

REQUÊTE EN DELIVRANCE 1/2

Cet imprimé est à remplir lisiblement à l'encre noire

08 540 W / 260899

<p><b>REMISE DES PIÈCES</b> DATE <b>5 AVRIL 2000</b> LIEU <b>75 INPI PARIS B</b> N° D'ENREGISTREMENT NATIONAL ATTRIBUÉ PAR L'INPI <b>0004364</b> DATE DE DÉPÔT ATTRIBUÉE PAR L'INPI <b>- 5 AVR. 2000</b></p>		<p><b>1 NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE</b> Cabinet LHERMET LA BIGNE &amp; REMY 370 Rue Saint Honoré 75001 PARIS</p>	
<p><b>Vos références pour ce dossier (facultatif)</b> BR 878</p>			
<p><b>Confirmation d'un dépôt par télécopie</b> <input type="checkbox"/> N° attribué par l'INPI à la télécopie</p>			
<p><b>2 NATURE DE LA DEMANDE</b></p>		<p><b>Cochez l'une des 4 cases suivantes</b></p>	
Demande de brevet		<input checked="" type="checkbox"/>	
Demande de certificat d'utilité		<input type="checkbox"/>	
Demande divisionnaire		<input type="checkbox"/>	
Demande de brevet initiale		N°	Date
ou demande de certificat d'utilité initiale		N°	Date
Transformation d'une demande de brevet européen		<input type="checkbox"/>	Date
Demande de brevet initiale		N°	Date
<p><b>3 TITRE DE L'INVENTION (200 caractères ou espaces maximum)</b> Ferme d'ordinateurs simulant un réseau local avec surveillance de la simulation</p>			
<p><b>4 DÉCLARATION DE PRIORITÉ OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE FRANÇAISE</b></p>		<p>Pays ou organisation Date / / N° Pays ou organisation Date / / N° Pays ou organisation Date / / N° <input type="checkbox"/> S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite»</p>	
<p><b>5 DEMANDEUR</b></p>		<p><input type="checkbox"/> S'il y a d'autres demandeurs, cochez la case et utilisez l'imprimé «Suite»</p>	
Nom ou dénomination sociale		INUP	
Prénoms			
Forme juridique		S.A.	
N° SIREN		4 2 1 7 0 1 3 8 4	
Code APE-NAF		7 2 2 Z	
Adresse	Rue	9/11 avenue Michelet	
	Code postal et ville	93400	SAINT OUEEN
Pays		FRANCE	
Nationalité		française	
N° de téléphone (facultatif)			
N° de télécopie (facultatif)			
Adresse électronique (facultatif)			

La présente invention concerne une ferme d'ordinateurs simulant un réseau local avec surveillance de la simulation.

Plus précisément, l'invention est relative à une ferme d'ordinateurs comprenant un bus sur lequel est simulé un réseau local entre plusieurs cartes processeurs  
5 montées sur le bus.

On connaît déjà des fermes d'ordinateurs du type comprenant un bus sur lequel est simulé un réseau local.

Dans ces fermes, les échanges de données entre ordinateurs sont réalisés via le bus, sous un format de paquets de données conforme aux spécifications du réseau  
10 local simulé.

De ce fait, sur chaque ordinateur, le système d'exploitation reçoit et envoie des paquets de données exactement de la même manière que s'il était relié aux autres ordinateurs par un véritable réseau local.

Ce type de simulation est particulièrement intéressant, étant donné que le  
15 transfert des données par le bus permet d'atteindre des taux de transfert sans commune mesure avec ceux des réseaux locaux, et ce avec une fiabilité très supérieure du fait que la structure du bus évite les collisions de données.

L'inconvénient de tels réseaux simulés est qu'ils peuvent connaître des dysfonctionnements dont l'origine n'est pas toujours facile à diagnostiquer.

En effet, si un logiciel système ou d'application s'exécute de façon anormale sur  
20 un des ordinateurs, la situation est la même que sur un véritable réseau local.

En revanche, s'il s'agit d'un dysfonctionnement de la simulation du réseau local, la situation est propre aux réseaux simulés et les logiciels autres que ceux concernés par la simulation ne doivent pas être mis en cause.

La difficulté est que la seule constatation d'une panne sur un ordinateur de la  
25 ferme ne permet pas de distinguer entre ces deux catégories de dysfonctionnements.

La présente invention vise à proposer une solution pour diagnostiquer les dysfonctionnement de la simulation du réseau.

La présente invention a pour objet une ferme d'ordinateurs comprenant un bus  
30 sur lequel est simulé un réseau local entre plusieurs cartes processeurs montées sur ce bus, caractérisée en ce que :

chaque carte comporte d'une part, mémorisée dans une mémoire non volatile, une fonction de test qui met en œuvre, lors de son exécution, au moins une partie des fonctionnalités nécessaires à la simulation du réseau local sur la carte et effectue un  
35 calcul donné pour fournir un résultat, d'autre part un module d'exécution de la fonction de test, qui scrute en permanence une zone mémoire paramètre prédéfinie de

la carte et, lorsqu'il détecte une valeur inscrite dans la zone mémoire paramètre, déclenche l'exécution de la fonction test avec ladite valeur comme paramètre,

la ferme comporte un moyen de test qui exécute périodiquement les opérations suivantes :

- 5    - inscription, dans la zone mémoire paramètre de chacune des cartes processeurs, d'une valeur spécifique à chaque carte processeur et à chaque inscription, par un cycle d'écriture du bus indépendant du fonctionnement du réseau simulé,
- exécution du même calcul que la fonction test en prenant ladite valeur comme paramètre, pour obtenir un résultat de référence,
- 10   - récupération du résultat du calcul effectué par la fonction test de la carte processeur,
- comparaison avec le résultat de référence,
- en cas de différence entre les deux résultats, déclenchement d'une action de remise à niveau de la carte processeur.

15        L'intérêt de la ferme selon l'invention est que les fonctionnalités nécessaires à la mise en œuvre de la simulation sont régulièrement testées sur chaque carte processeur de la ferme, par un moyen de test qui communique avec chaque carte via le bus, et indépendamment de l'état des simulations du réseau sur chaque carte.

20        De cette manière, si la simulation du réseau sur l'une des cartes ne fonctionne pas correctement, le test pourra quand même se dérouler et, éventuellement, un diagnostic plus complet de la carte pourra être entrepris.

Dans un mode de réalisation particulier de l'invention, la remise à niveau de la carte consiste en sa réinitialisation.

25        Dans un mode de réalisation particulier de l'invention, la valeur inscrite dans la zone mémoire paramètre dépend notamment de l'emplacement de la carte sur le bus.

Cette valeur peut également être déterminée en fonction d'autres critères choisis de manière qu'une valeur unique soit fournie à chaque carte et à chaque test lors du calcul.

30        La présente invention s'applique notamment à des simulations de réseau sur bus de type PCI ou CompactPCI pour un réseau de type Ethernet.

Dans le but de mieux faire comprendre l'invention, on va en décrire maintenant un mode de réalisation donné à titre d'exemple non limitatif en référence au dessin annexé dans lequel :

- 35    - la figure 1 est une vue en perspective de trois quarts avant d'une ferme d'ordinateurs selon l'invention,
- la figure 2 est une vue schématique d'un bus et d'un ensemble de cartes processeurs montées sur ce bus,

- la figure 3 est un tableau illustrant les opérations exécutées lors d'un test d'une des cartes processeurs.

La ferme 1 représentée sur le dessin comporte un boîtier 2 qui renferme un bus (non visible sur cette figure) sur lequel sont montées huit cartes processeurs 3a à 3h.

5 La ferme comporte un compartiment 4 contenant un ensemble d'alimentation et des mémoires de masse constituées notamment par un disque dur 5, ainsi qu'un lecteur de cédéroms 6.

Le bus 7 est schématiquement représenté à la figure 2, sur laquelle on voit que les cartes processeurs 3a à 3h communiquent avec le bus par l'intermédiaire de ponts 4, les échanges de données entre les cartes processeurs 3a-3h s'effectuant par des cycles de lecture et d'écriture sur le bus 7.

Chaque pont 4 contient des registres, dont un seul est représenté ici et sera désigné registre paramètre 8 dans la suite de la description.

15 Dans l'exemple décrit, la carte 3h joue le rôle de carte moniteur. Elle surveille l'état des autres cartes.

Pour la clarté du dessin, seuls les détails de la carte 3a et de la carte moniteur 3h vont être décrits. Les autres cartes 3b à 3g sont identiques à la carte 3a, au moins en ce qui concerne les caractéristiques qui vont être décrites. Les cartes 3a à 3g peuvent néanmoins se distinguer par d'autres caractéristiques n'ayant pas de rapport avec la présente invention.

20 La carte 3a comporte une mémoire non volatile 9, par exemple une mémoire morte (ROM), contenant une série de fonctions préprogrammées et un module d'exécution à distance.

25 Les fonctions préprogrammées sont des fonctions de base dont l'exécution sert à l'administration et au test du fonctionnement de la carte. L'une de ces fonctions est une fonction de test de la carte, comme cela va être décrit.

Le module d'exécution à distance a pour rôle de déclencher l'exécution de l'une des fonctions de base, sur instruction donnée par la carte moniteur 3h.

30 Cette instruction est donnée par le programme de surveillance 10 qui s'exécute en boucle sur la carte moniteur.

En référence à la figure 3, on va maintenant décrire la manière dont la carte moniteur 3h teste la simulation du réseau sur les autres cartes 3a à 3g.

35 Le programme de surveillance 10 de la carte moniteur 3h envoie de manière périodique, par exemple toutes les secondes, un paramètre P de fonction spécifique à chaque carte 3a à 3g.

Ce paramètre P tient compte du numéro d'emplacement de la carte testée sur le bus, du numéro du test effectué pour l'ensemble des cartes et d'un nombre aléatoire

fourni par la carte moniteur, afin que le paramètre en question soit unique non seulement parmi les paramètres envoyés lors du même cycle de test aux autres cartes mais également parmi tous les paramètres déjà fournis aux cartes lors de tests précédents.

- 5 L'envoi du paramètre s'effectue en mode maître-esclave, par écriture directe via le bus de sa valeur dans le registre paramètre 8 de la carte testée.

La carte moniteur 3h contient une fonction test 11.

Le programme de surveillance déclenche l'exécution de cette fonction test 11 sur la carte moniteur avec le même paramètre et récupère le résultat fourni par cette

- 10 fonction test. Ce résultat sera désigné dans la suite résultat de référence.

Sur la carte processeur 3a, le module d'exécution à distance s'exécute lui aussi en boucle fermée, en scrutant en permanence le registre paramètre 8.

- 15 Lorsqu'il détecte la valeur inscrite par le programme de surveillance, le module d'exécution à distance déclenche l'exécution d'une fonction test 12 identique à celle contenue par la carte moniteur 3h, avec la valeur P du registre paramètre 8 comme paramètre de cette fonction.

La fonction test s'exécute et effectue un calcul sur la base de la valeur fournie en paramètre, puis retourne un résultat qui est inscrit dans le même registre paramètre 8.

- 20 Le programme de surveillance lit le résultat inscrit dans le registre paramètre 8 avec le résultat de référence et :

- soit constate l'identité des deux résultats, auquel cas la carte est considérée comme simulant correctement le réseau,
  - soit constate une différence entre les deux résultats, auquel cas la carte est
- 25 considérée comme ne fonctionnant pas normalement.

Dans le second cas, la carte est réinitialisée et réinstallée dans la ferme.

Dans le premier cas, aucune action n'est entreprise, la surveillance de la carte est maintenue par exécution du même cycle de test à la prochaine période, par exemple une seconde après.

- 30 On comprend que la surveillance de simulation réseau selon l'invention fournit un diagnostic fiable car les paquets de données de type réseau qui sont échangés entre les cartes dans le cadre de la simulation réseau empruntent exactement la même méthode d'envoi, par écriture directe lors de cycles d'écriture du bus, que le paramètre qui est fourni à la fonction test.

- 35 Si le passage du paramètre et la récupération du résultat s'effectuent sans erreur, on peut donc considérer sans faire une trop grande approximation que les transferts de paquets de données sont fiables.



La différence dans le traitement des paquets de données par le logiciel de simulation se situe dans le fait que ces paquets de données sont transmis à la couche supérieure du réseau sous un format respectant le protocole du réseau simulé, de sorte que la simulation réseau est parfaitement transparente pour les systèmes  
5 d'exploitation qui s'exécutent sur les cartes, alors que les paramètres de test demeurent dans la couche de simulation et ne sont jamais transmis au système d'exploitation de la carte.

Le mode de réalisation ci-dessus n'est qu'un exemple fourni pour bien faire comprendre l'invention, laquelle n'est nullement limitée aux caractéristiques décrites

---

10 en référence à cet exemple.

## REVENDEICATIONS

1. Ferme d'ordinateurs, comprenant un bus (7) sur lequel est simulé un réseau local entre plusieurs cartes processeurs (3a-3h) montées sur le bus,

5 caractérisée en ce que :

- chaque carte comporte d'une part, mémorisée dans une mémoire non volatile (9), une fonction de test (11) qui met en œuvre, lors de son exécution, au moins une partie des fonctionnalités nécessaires à la simulation du réseau local sur la carte et effectue un calcul donné pour fournir un résultat, d'autre part un module

10 d'exécution de la fonction de test, qui scrute en permanence une zone mémoire paramètre (8) prédéfinie de la carte et, lorsqu'il détecte une valeur inscrite dans la zone mémoire paramètre, déclenche l'exécution de la fonction test avec ladite valeur comme paramètre,

15 la ferme comporte un moyen de test qui exécute périodiquement les opérations suivantes :

- inscription, dans la zone mémoire paramètre (8) de chacune des cartes processeurs, d'une valeur (P) spécifique à chaque carte processeur et à chaque inscription, par un cycle d'écriture du bus indépendant du fonctionnement du réseau simulé,

20 - exécution du même calcul que la fonction test en prenant ladite valeur comme paramètre, pour obtenir un résultat de référence,

- récupération du résultat du calcul effectué par la fonction test de la carte processeur,

- comparaison avec le résultat de référence,

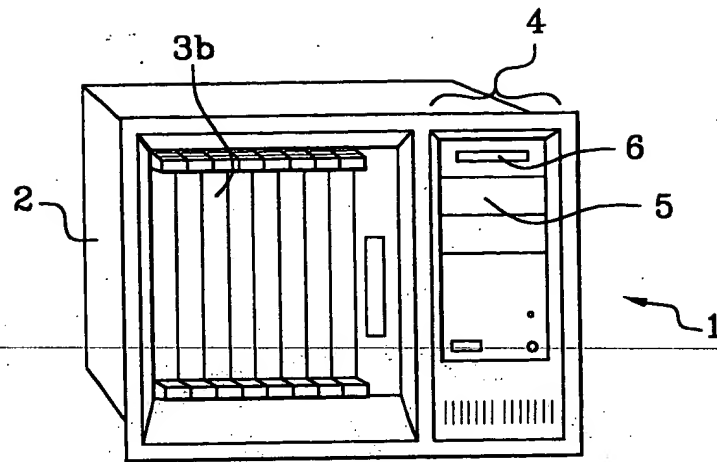
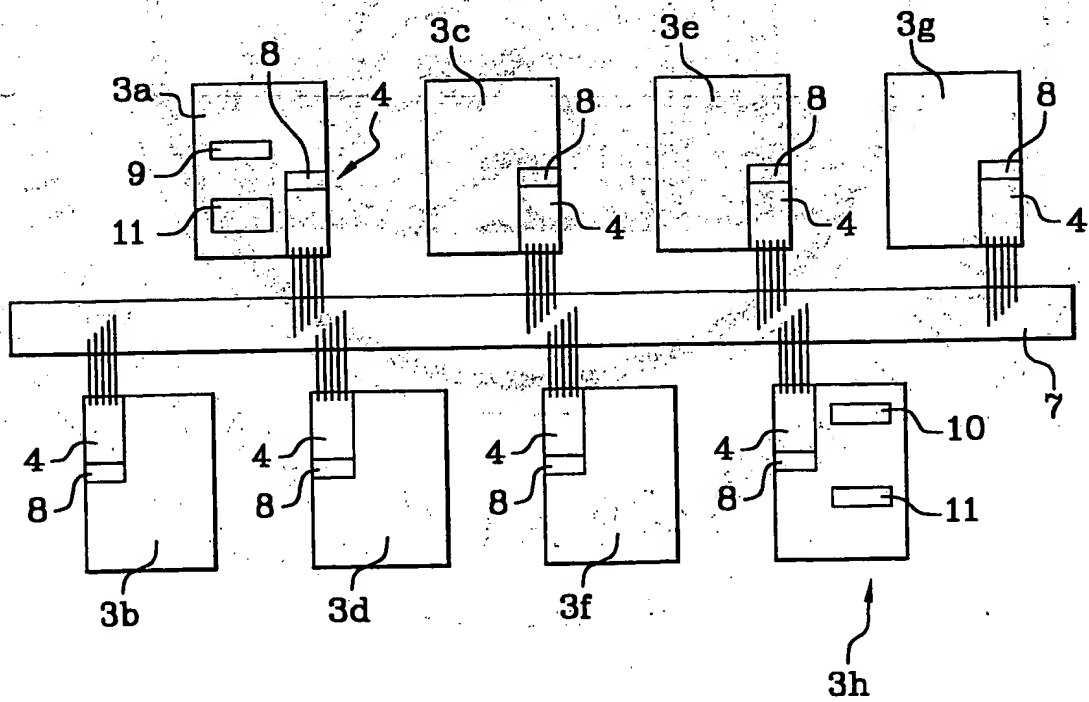
25 - en cas de différence entre les deux résultats, déclenchement d'une action de remise à niveau de la carte processeur.

2. Ferme d'ordinateurs selon la revendication 1, caractérisée en ce que la valeur (P) inscrite dans la zone mémoire paramètre (8) dépend notamment de l'emplacement de la carte sur le bus.

30 3. Ferme d'ordinateurs selon l'une quelconque des revendications 1 et 2, caractérisée en ce que la remise à niveau de la carte consiste en sa réinitialisation.

4. Ferme d'ordinateurs selon l'une quelconque des revendications 1 à 3, caractérisée en ce que le bus est de type PCI ou CompactPCI.

35 5. Ferme d'ordinateurs selon l'une quelconque des revendications 1 à 4, caractérisée en ce que le réseau local est un réseau Ethernet.

**Fig. 1****Fig. 2**

Carte processeur 3a		Carte moniteur 3h	
Module d'exéc. à distance	Fonction test 10	Prgm de surveillance 10	Fonction test 11
Scrute 8  Délect° P  ➡	Calcul résultat carte  Rés. ➡ 8	Pour chaque carte:  Envoi P  ➡ Scrute 8 Récup° rés. Réf. Lecture 8 Comparais° <u>Boucle</u>	Calcul résultat de référence  ←

Fig. 3